

ANEXO II



**MINISTÉRIO DA EDUCAÇÃO
UNIVERSIDADE FEDERAL DO RIO GRANDE DO NORTE**

PROGRAMA E RELAÇÃO DE TEMAS DA DIDÁTICA

UNIDADE: INSTITUTO METRÓPOLE DIGITAL

Endereço da Unidade: Av. Senador Salgado Filho, 3000 – Lagoa Nova

CEP: 59078-970

Fone: 84 – 3342-2216 – R107

E-mail: ensino@imd.ufrn.br

EDITAL Nº:	023/2024-PROGESP
CARREIRA:	(X) MAGISTÉRIO SUPERIOR () MAGISTÉRIO EBT
ÁREA DE CONHECIMENTO	REDES E ARQUITETURAS DE COMPUTADORES

PROGRAMA DO PROCESSO SELETIVO (PROVA ESCRITA)

1. Organização básica de computadores: unidade central de processamento, memória, dispositivos de E/S.
2. Hierarquia de memória: princípios, caches, memória principal, alocação, substituição, paginação, memória virtual.
3. Entrada e saída, barramentos, Processos e Threads.
4. Manipulação e tratamento de sinais e Implementação de semáforos e monitores.
5. Topologia de redes
6. Arquiteturas e padrões: órgãos de padronização, arquitetura em camadas, modelos de referência, modelo TCP/IP
7. Protocolos das camadas: de aplicação, de transporte, de rede
8. Conceitos de redes locais: ethernet e wi-fi e Conceitos de redes de acesso
9. Gerência do processador.
10. Sockets e Sistemas de arquivos.

ATENÇÃO: PROVA ESCRITA APLICÁVEL SOMENTE SE ÁREA DE CONHECIMENTO TIVER MAIS DE 12 (DOZE) CANDIDATOS INSCRITOS.

RELAÇÃO DE TEMAS PARA PROVA DIDÁTICA

1. Hierarquia de memória: princípios, caches, memória principal, alocação, substituição, paginação, memória virtual.
2. Entrada e saída, barramentos, Processos e Threads.
3. Manipulação e tratamento de sinais e Implementação de semáforos e monitores.
4. Topologia de redes
5. Arquiteturas e padrões: órgãos de padronização, arquitetura em camadas, modelos de referência, modelo TCP/IP
6. Protocolos das camadas: de aplicação, de transporte, de rede